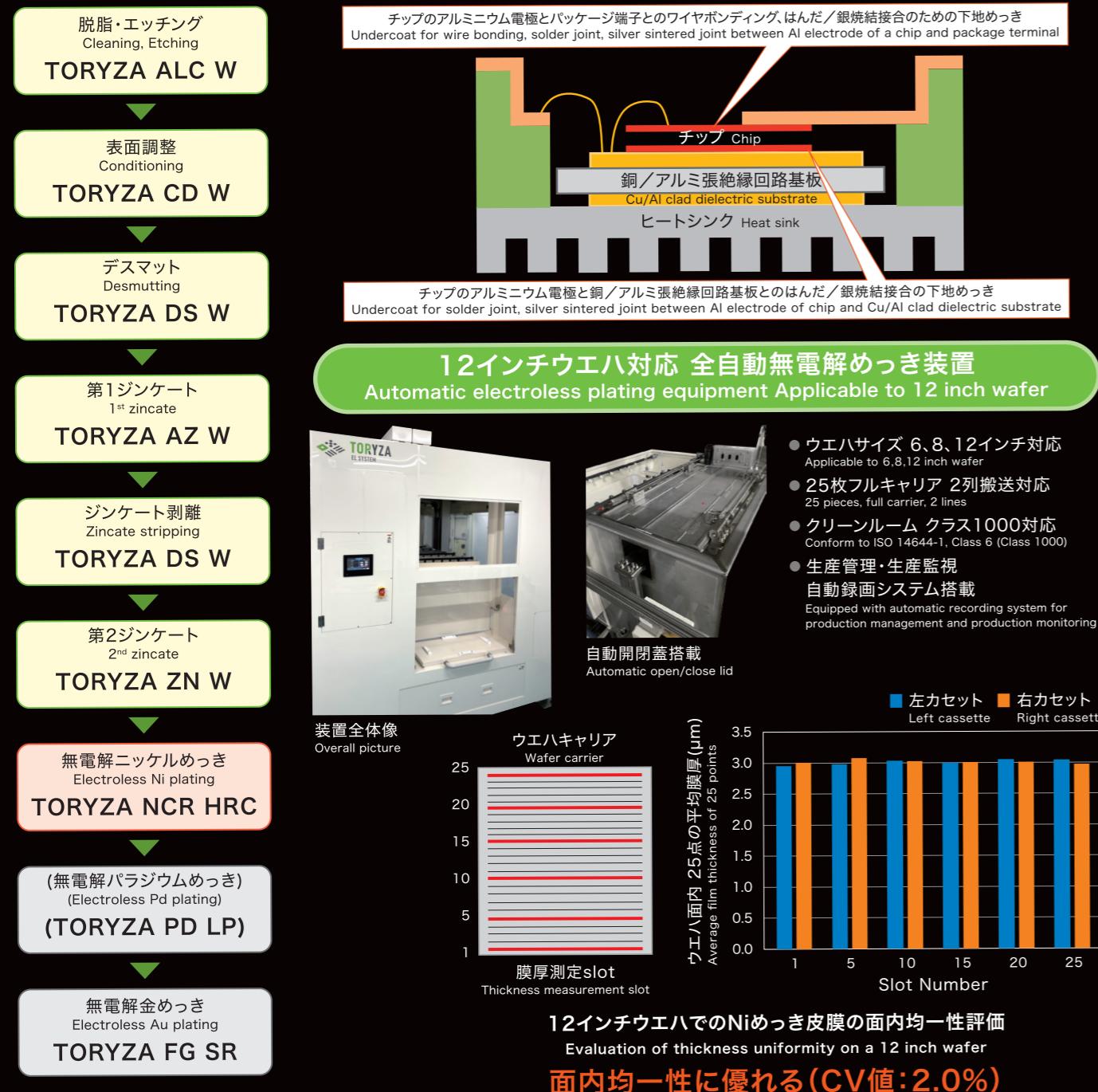


ウエハ向け UBM形成用 無電解めっきプロセス

Electroless plating process for UBM formation on wafer

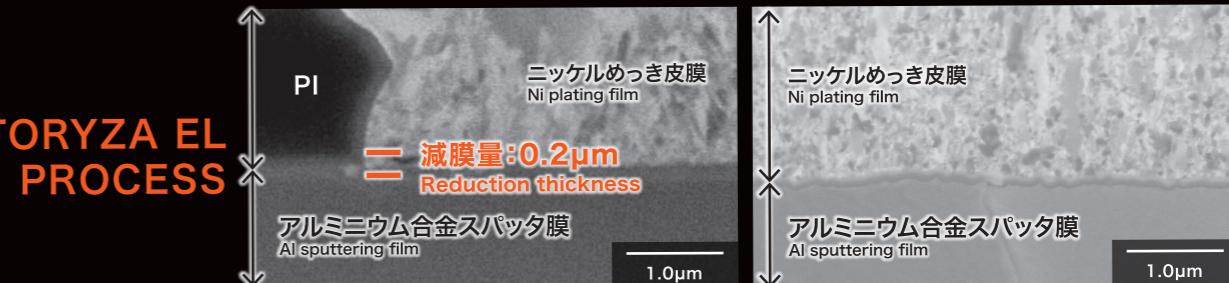
TORYZA EL PROCESS

- アルミスパッタ膜のエッチング量や局部腐食を抑制する前処理プロセス
Pre-treatment process to prevent etching and local corrosion of Al sputtering films
- 高温接合・高温常用に対応可能な無電解ニッケルめっき皮膜
Electroless Ni plating film applicable to high temperature jointing and high-temperature environment
- 12インチウエハにも対応可能な全自動無電解めっき装置
Automatic electroless plating equipment applicable to 12 inch wafer
- ウエハ面内の膜厚均一性に優れる
High thickness uniformity in a wafer

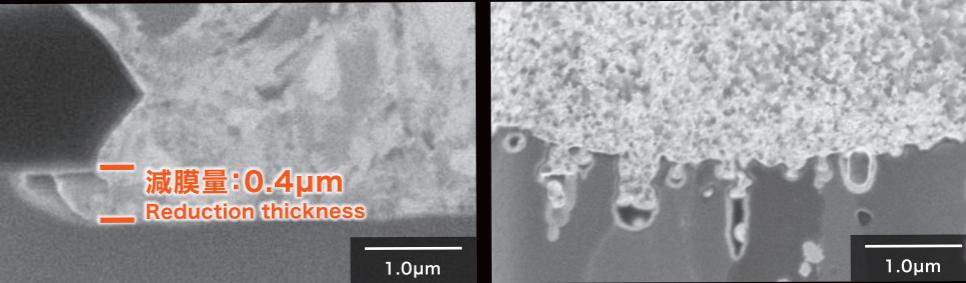


アルミスパッタ膜のエッチング量や局部腐食を抑制

Prevent local corrosion of Al sputtering layer



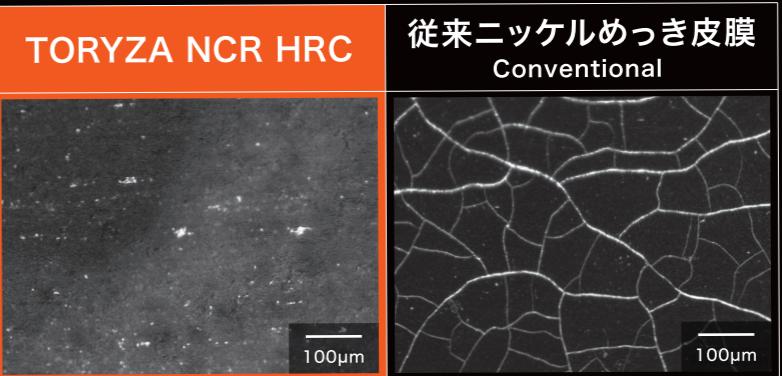
従来プロセス
Conventional process



無電解ニッケルめっき後の断面SIM像 SIM cross section image after electroless Ni plating

高温接合に対応可能な無電解ニッケルめっき皮膜

Electroless Ni plating film applicable to high temperature jointing



エリクセン塗膜強度試験機による押し込み試験後の外観比較(ニッケル膜厚: 3μm 押し込み幅: 0.5mm)
Indentation test by Erichsen tester (Ni thickness 3μm, indentation width: 0.5mm)

400°Cの熱処理後でもクラックが発生しない

Prevent cracks after 400°C heat treatment

高温常用に対応可能な無電解ニッケルめっき皮膜

Electroless Ni plating film to endure high-temperature environment

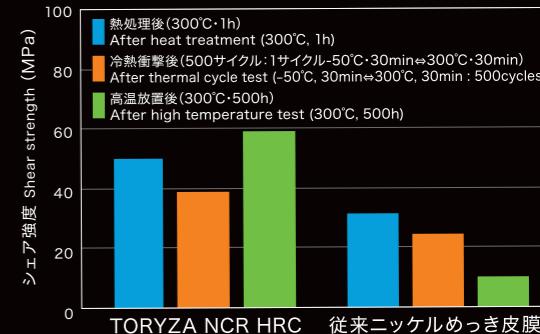
冷熱衝撃、高温放置試験後の無電解ニッケルめっき皮膜のクラック発生

Crack occurrence comparison of electroless Ni plating film

無電解ニッケルめっき皮膜 Electroless Ni plating film	クラック発生 Crack occurrence		
	熱処理後 After heat treatment	冷熱衝撃後 After thermal cycle	高温放置後 After high temperature test
TORYZA NCR HRC	なし No	なし No	なし No
従来ニッケルめっき皮膜 Conventional	なし No	あり Occur	あり Occur

大阪大学 産業科学研究所内 F3D実装協働研究所 ご提供資料
SICチップ-SiCチップにチタンスパッタ膜-銀スパッタ膜を形成
接合条件:無電解ニッケルめっき(膜厚:7μm)したDBA基板上にSICチップを銀ベーストを用いて焼結(1MPaで加圧, 300°C・1h)

Presented by SANKEN, Osaka University Flexible 3D JISSO Collaborative Research Institute
SIC Chip: Ti sputtering on SiC chip, and form Ag sputtering layer
Jointing condition: Electroless Ni plating (7μm thickness) on DBA substrate and sintering SiC chip
on DBA substrate with Ag paste Adding 1MPa pressure, 300°C, 1h



銀焼結接合のシェア強度
Shear strength after silver sintered joint